

| Beschreibung | Ausgabe als | | Binär |
|--|-------------|-----------|----------|
| | Adreßbyte | Datenbyte | 7 - 0 |
| 1. Vorbereitung zur Ausgabe eines Control-Bytes für In- oder Output | | | |
| - IC 01 (Port 1) | EB | | 11101011 |
| - IC 02 (Port 2) | DB | | 11011011 |
| 2. Initialisieren der Ports für Input oder Output (Control-Byte) | | | |
| - IN-PA, IN-PB, IN-PC | | 9B | 10011011 |
| - OUT-PA, IN-PB, IN-PC | | 8B | 10001011 |
| - IN-PA, OUT-PB, IN-PC | | 99 | 10011001 |
| - OUT-PA, OUT-PB, IN-PC | | 89 | 10001001 |
| - IN-PA, IN-PB, OUT-PC | | 92 | 10010010 |
| - OUT-PA, IN-PB, OUT-PC | | 82 | 10000010 |
| - IN-PA, OUT-PB, OUT-PC | | 90 | 10010000 |
| - OUT-PA, OUT-PB, OUT-PC | | 80 | 10000000 |
| 3. Vorbereiten für das "Daten ausgeben" auf den Ports | | | |
| - 1PA | E8 | | 11101000 |
| - 1PB | E9 | | 11101001 |
| - 1PC | EA | | 11101010 |
| - 2PA | D8 | | 11011000 |
| - 2PB | D9 | | 11011001 |
| - 2PC | DA | | 11011010 |
| 4. Vorbereiten für das "Daten einlesen" von den Ports | | | |
| - 1PA | E4 | | 11100100 |
| - 1PB | E5 | | 11100101 |
| - 1PC | E6 | | 11100110 |
| - 2PA | D4 | | 11010100 |
| - 2PB | D5 | | 11010101 |
| - 2PC | D6 | | 11010110 |

| Übersicht zur parallelen Schnittstelle | | | | | |
|--|--------|-----|-----|------|-----|
| Basisadresse 378+Offset für SPP u. EPP | | | | | |
| Inhalt | Offset | SPP | EPP | Type | ADR |
| Data | 0 | x | x | W | 378 |
| Status | 1 | x | x | R | 379 |
| Control | 2 | x | x | W | 37A |
| ADR | 3 | | x | R/W | 37B |
| Data 1 | 4 | | x | R/W | 37C |
| Data 2 | 5 | | x | R/W | 37D |
| Data 3 | 6 | | x | R/W | 37E |
| Data 4 | 7 | | x | R/W | 37F |

| Pinbelegung des Datenbytes (378) | | | | | | | | |
|----------------------------------|---|---|---|---|---|---|---|---|
| Bit | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
| Pin | 9 | 8 | 7 | 6 | 5 | 4 | 3 | 2 |

| Belegung des Eingangsregisters (379) | | | | | | | | |
|--------------------------------------|----|----|----|----|----|---|---|---|
| Bit | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
| Pin | 11 | 10 | 12 | 13 | 15 | - | - | - |

| Belegung des Steuerregisters (37A) | | | | | | | | |
|------------------------------------|---|---|---|----|----|----|----|---|
| Bit | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
| Pin | - | - | - | 10 | 17 | 16 | 14 | 1 |

| Pinbelegung der parallelen Schnittstelle | | |
|--|----------|-------------------------|
| Pin | Belegung | Funktion |
| 1 | /Write | Schreiben = L |
| 2 | A/D 0 | Adreß-/ Datenbyte 0 |
| 3 | A/D 1 | Adreß-/ Datenbyte 1 |
| 4 | A/D 2 | Adreß-/ Datenbyte 2 |
| 5 | A/D 3 | Adreß-/ Datenbyte 3 |
| 6 | A/D 4 | Adreß-/ Datenbyte 4 |
| 7 | A/D 5 | Adreß-/ Datenbyte 5 |
| 8 | A/D 6 | Adreß-/ Datenbyte 6 |
| 9 | A/D 7 | Adreß-/ Datenbyte 7 |
| 10 | /IRQ | Interrupt v. Peripherie |

| Pinbelegung der parallelen Schnittstelle | | |
|--|-----------|-------------------------|
| Pin | Belegung | Funktion |
| 11 | /Wait | Handshake v. Peripherie |
| 12 | Eingang 1 | benutzerdef. Eingang 1 |
| 13 | Eingang 3 | benutzerdef. Eingang 3 |
| 14 | /DStrobe | Datentransfer |
| 15 | Eingang 2 | benutzerdef. Eingang 2 |
| 16 | /Reset | PC-Reset zur Peripherie |
| 17 | /ASTrobe | Adressentransfer |
| 18 | n.c. | |
| 19 | n.c. | |
| 20-25 | GND | gemeinsame Masse |